PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2001-244090

(43) Date of publication of application: 07.09.2001

(51)Int.Cl.

H05B 41/24

(21)Application number: 2000-054175

(71)Applicant: SANYO ELECTRIC CO LTD

SANYO ELECTRONIC COMPONENTS CO LTD

(22)Date of filing:

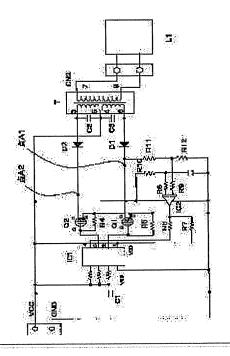
29.02.2000

(72)Inventor: ISONO HARUO

(54) DRIVE CIRCUIT FOR FLORESCENT LAMP

(57)Abstract:

PROBLEM TO BE SOLVED: To avoid electric hazards on inadvertently touching the electrodes when the secondary side voltage of a fluorescent lamp drive circuit becomes high with no load in the case the lamp is removed for cleaning or damaged by some reason. SOLUTION: The drive circuit has a mechanism to detect primary voltage fluctuation in the transformer when the lamp is removed from the secondary circuit and to cut off the power to the step-up transformer.



LEGAL STATUS

[Date of request for examination]

08.11.2002

[Date of sending the examiner's decision of

rejection]

[Kind of final disposal of application other than withdrawal

the examiner's decision of rejection or application converted registration]

13.04.2004

[Date of final disposal for application]

[Patent number]

[Date of registration]

Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2001-244090 (P2001-244090A)

(43)公開日 平成13年9月7日(2001.9.7)

(51) Int.Cl.7

H 0 5 B 41/24

識別記号

 \mathbf{F} I

テーマコード(参考)

H 0 5 B 41/24

G 3K072

審査請求 未請求 請求項の数4 OL (全 4 頁)

(21)出願番号

(22)出願日

特願2000-54175(P2000-54175)

平成12年2月29日(2000.2.29)

(71) 出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(71)出願人 397016703

(33/010/03

三洋電子部品株式会社

大阪府大東市三洋町1番1号

(72)発明者 磯野 治夫

大阪府大東市三洋町1番1号 三洋電子部

品株式会社内

(74)代理人 100111383

弁理士 芝野 正雅

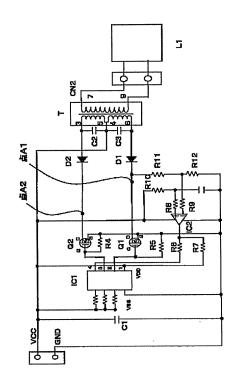
Fターム(参考) 3K072 AA01 CA16 EA07 EB05

(54) 【発明の名称】 蛍光ランプの駆動回路

(57)【要約】

【課題】従来の蛍光ランプ駆動回路では、例えば蛍光部の清掃によるランプの着脱、あるいは何らかの原因によってランプが破損して2次側の回路が無負荷になった場合には、2次側の電圧は高圧となり、あやまって電極に触れるようなことがあれば感電することがあり非常に危険である。

【解決手段】トランスの1次側での電圧を検知し、2次側に接続されている蛍光ランプが回路的に外れた場合には、この1次側の電圧の振動を検知し昇圧トランスへの電力供給を止める機構を備えたものである。



【特許請求の範囲】

【請求項1】蛍光ランプの駆動回路において、該駆動回路にある昇圧トランスの1次側の電圧が振動状態であるか否かを、特定の期間にて判別する判別手段と、該判別手段によって振動状態であると判別した場合には駆動回路の動作を停止する制御手段とを備えていることを特徴とする蛍光ランプの駆動回路。

【請求項2】前記判別手段に、コンパレータを用いたことを特徴とする請求項1記載の蛍光ランプの駆動回路。 【請求項3】前記特定の期間とは、蛍光ランプを点灯させる駆動制御パルスの立ち上がり直前の期間としたことを特徴とする請求項1記載の蛍光ランプの駆動回路。

【請求項4】前記特定の期間を設定するために、プログラム可能なマイコンを使用したことを特徴とする請求項3記載の蛍光ランプの駆動回路。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、蛍光ランプの駆動 回路において、ランプの電気的接続がトランスから外れ た場合に、感電防止のために駆動回路の動作を停止させ るように保護機能を付した蛍光ランプの駆動回路に関す る。

[0002]

【従来の技術】従来の蛍光ランプの駆動回路は、図3に示すような回路構成であり、ほぼ定電力で動作している。しかしながら何らかの理由によってこのような状態から、昇圧トランス(T)の2次側の負荷である蛍光ランプ(L1)の電気的な接続が外れた場合には、昇圧トランス(T)の2次側(CN2)の電流が流れなくなるため、励起される電圧は通常よりも高圧となり感電の危険性が発生する。従って、このような時には自動的に昇圧トランス(T)の1次側の駆動回路の動作を停止させ、電力供給を止める必要がある。

【0003】自動的にトランスへの電力供給を止める方法として、特開平8-45676号に記載されているように、蛍光ランプの両方向の電圧を比較して両方向の電圧の差が一定値以上になると、制御信号を発生させることで出力電流を減少させて蛍光ランプや周辺回路を保護するようにしたものが知られている。斯かる先行技術の原理は、経時変化によって生じる蛍光ランプの両電極の劣化が不均一なため、どちらか一方の電極の劣化が飛躍的に進む現象が起こると、劣化が著しい電極を陰極とした場合のランプ点灯電圧とその逆方向に電流が流れる場合のランプ点灯電圧には差が生じることになり、その差を検出してランプ異常を発見し、ランプが劣化した場合に1次側の電力供給を止めるものである。

[0004]

【発明が解決しようとする課題】特開平8-45676 号に記載された従来の蛍光ランプ駆動回路では、例えば 蛍光部の清掃によるランプの着脱、あるいは何らかの原因によってランプが破損して2次側が無負荷になった場合には、ランプの両電極の不均一に起因する電圧の差はとれなくなり、正常と判断される。このとき、あやまって電極に触れるようなことがあれば、感電の危険が生じる

[0005]

【課題を解決するための手段】本発明はこのような問題を解決するために、蛍光ランプの駆動回路において、該駆動回路にある昇圧トランスの1次側の電圧が振動状態であるか否かを、特定の期間にて判別する判別手段と、該判別手段によって振動状態であると判別した場合には駆動回路の動作を停止する制御手段とを備えたものである。

[0006]

【発明の実施の形態】以下、図面を参照して本発明を説明する。図1は本発明の一実施例を示す回路図である。マイコン(IC1)はスイッチング素子FET(Q1)、(Q2)へON、OFFの駆動制御パルスを与え、この2個のFETを交互に稼動させることで昇圧トランス(T)の1次側コイル3-5間及び4-6間に磁束を励起させ、2次側コイル7-9間での陽極陰極を反転させる制御部品である。

【 O O O 7 】 ランプを点灯させる駆動方法として、スイッチング素子である F E T (Q 1)、(Q 2)の駆動制御パルスの波形を図 2 (a)、(b)に示す。図に示すように、時間 T 1 においてマイコン (I C 1 の 2 番) より F E T (Q 1)のゲート(G)へ駆動制御パルスが加えられる。また、時間 T 2 においては F E T (Q 2)へ同様の波形が与えられる。マイコン (I C 1 の 2 番)は、T 1、T 2、T 1 と 周期的に F E T (Q 1)、(Q 2)へ駆動制御パルスを与える。

【0008】蛍光ランプ(L1)点灯時、点A1、点A2における電圧波形を図2(c)、(d)に示す。すなわち、昇圧トランスの1次側(点A1と点A2)においては、マイコン(IC1)からFET(Q1)、(Q2)に与えられる駆動制御パルスの立ち上がり時に一度電圧が下がり、立ち下がり時から高圧のパルスが生じる。その後、次のパルスが来るまで基準電圧(VCC)で安定する。斯かる高圧のパルスは、昇圧トランス(T)でさらに昇圧され、蛍光ランプ(L1)に給電さ

【0009】一方、何らかの原因でランプが外れたり破損したりして2次側の負荷がなくなった場合には、点A1、点A2の電圧は、図2(e)、(f)に示すような波形となる。すなわち2次側の回路的な結合がなくなったことで電気的な共振現象を生じてしまい、電源電圧(VCC)に対して振動成分が付加された電圧波形となる。

【〇〇10】本発明は斯かる回路の共振現象に着目した

もので、図2(e)に示すように駆動制御パルスがFET(Q1)に印加される直前の期間(t)において、トランスの1次側(点A1)の電圧波形をコンパレータ(IC2)で電源電圧(VCC)と比較することにより、ランプが外れた場合には、期間(t)を検出時間として初期設定したマイコン(IC1の4番)で電圧が振動しているかしていないかの判定を行ない、振動状態であればマイコン(IC1)にて発生させる駆動制御パルスのFET(Q1)、(Q2)への供給を止め、駆動回路の動作停止を行なう。

【OO11】本実施例においては片方のFET (Q1)が動作している時の説明であり、他方のFET (Q2)が動作している時には感知できないが、2個のFETの切り替えは極めて短い時間に設定するため、どちらか一方のFET側の振動状態を検知すれば実用上問題は生じない。また、プログラム可能なICを用いることによって、蛍光ランプの定格、形状などに伴う仕様が多品種にわたり回路定数が異なる場合、適切な期間(t)を適宜

設定することができる。

[0012]

【発明の効果】本発明によれば、ランプが回路から外れた場合、瞬時に駆動回路の動作が停止するので、非常に安全性の高い蛍光ランプの駆動回路となる。

【図面の簡単な説明】

【図1】本発明に係わる蛍光ランプの駆動回路の一実施 例を示す回路図。

【図2】本実施例回路における所定の位置の電圧波形図。

【図3】従来の駆動回路を示す回路図。

【符号の説明】

IC1:マイコン

T : 昇圧トランス

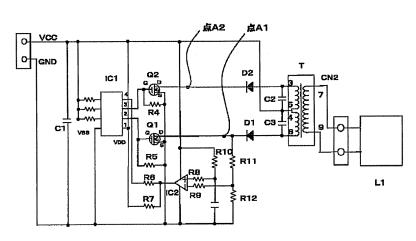
IC2:コンパレータ

Q1 : FET

Q2 : FET

L1 : 蛍光ランプ

【図1】



【図3】

